

Club des Utilisateurs de CHIP 1998

PROGRAMME

19 Novembre 1998

8:30 - 9:30 ACCUEIL

SESSION 1: Président M. Dincbas, COSYTEC (France)

Introduction par Prof. L. TRILLING, Président du CHIP USERS CLUB 98

- 01. Load Capacity Constraints Regulation in Air Traffic Control
J. Degrand, Eurocontrol (France)
- 02. Planning in SkyBridge
F. Mornet, Alcatel (France)

10:45 - 11:15 PAUSE

SESSION 2: Président A. Chamard, Dassault Aviation (France)

- 03. Planification des Projets Transversaux
J. Hur, Renault (France)
- 04. Using CHIP Global Constraints for Train Drivers Time Table Planning
F. Trouvé et E. Mercier, SNCF (France)
- 05. University Time Table Planning with CHIP
H.J. Goltz, GMD (Allemagne)

12:45 - 14:00 DÉJEUNER

SESSION 3: Président T. Creemers, Institut de Robòtica I Informàtica Industrial (Espagne)

- 06. Visualization Tools in CHIP
H. Simonis, COSYTEC
- 07. Assessment of ESPRIT Project Discipl: Testing the Visualization Tool
T. Cornelissens, OM Partners (Belgique)
- 08. Advanced Debugging Techniques for CHIP Programs: Use of Assertions
G. Puebla, F. Bueno et M. Hermenegildo, Univ. P. Madrid (Espagne)

15:30 - 16:00 PAUSE

SESSION 4: Président H.J. Goltz, GMD (Allemagne)

- 09. Optimisation de l'Engagement de Machines en Fabrication
M. Beauseigneur, Peugeot (France) et A. Aggoun, COSYTEC
- 10. ESPRIT Project DYNALOG for Dynamic Logistics
M. Lafond, Ouroumoff Informatique Synform (France) et P. Chan, COSYTEC
- 11. CLOCWiSe: Constraint Logic for Operational Control of Water Systems
T. Creemers, Univ. P. Catalunya (Espagne), H. Goossens, Delft Hydraulics (Pays-Bas), M. Brdys, Univ. Birmingham (Royaume-Uni)

- 12. LxGantt: an integration of LOOX and CHIP
C. Schneider et J. Joubert, Xanth Informatique (France)

19:30 - DINER

PROGRAMME

20 Novembre 1998

8:30 - 9:00 CAFÉ

SESSION 5: Président T. Cornelissens, OM Partners (Belgique)

- 13. GAG: Générateur Automatique de Gammes de Fabrication dans la Métallurgie
M. Poinso, Tréfinmétaux (France)
- 14. Modélisation et Expérimentation d'un système de planification de gammes de fabrication de capsules de surbouchage
M. Dumoulin, Sparflex (France) et L. Trilling, Université J. Fourier (France)
- 15. A Scheduling System for Glass Manufacturing Environment
H. Kiran et D. Köseoglu, Eczacibasi Bilgi Iletim A.S. (Turquie)

10:30 - 11:00 PAUSE

SESSION 6: Président K. Kuchinski, Linkoping University (Suède)

- 16. Towards an integration of CHIP and XPRESS-MP
R. Daniel, DASH Associates (Royaume-Uni) et A. Aggoun, COSYTEC
- 17. Cooperating Solvers: Constraint Programming & Linear Programming
T. Kasper et A. Bockmayr, Max Planck Institute (Allemagne)
- 18. Multi-Criteria Optimisation in CHIP applied to Health Planning and Allocation
C. Pelletier, Université J. Fourier (France)

12:30 - 14:00 DÉJEUNER

SESSION 7: Président L. Trilling, Univ. Joseph Fourier (France)

- 19. Gestion des Flux Métal dans une Aciérie chez Sollac
P. Enjary et Y. Gloner, ATOS (France)
- 20. Embedded Multiprocessor System Synthesis with Memory Constraints
K. Kuchinski et R. Szymanek, Linkoping University (Suède)
- 21. New CHIP V5 features
N. Beldiceanu, COSYTEC

FORUM et SESSION DE DEMONSTRATION

SESSION DE FERMETURE